

**SEL-587**
TABELA DE WORDBITS

Linha	RWB	Descrição	Ajustes relacionados	Aplicação
1	51P1P	Ativo quando o pickup da função de sobre-corrente de fase de tempo inverso do Enrolamento 1 é atingido.	51P1TC	Gerar Eventos, Testes
	51Q1P	Ativo quando o pickup da função de sobre-corrente de seqüência negativa de tempo inverso do Enrolamento 1 é atingido.	51Q1TC	
	51N1P	Ativo quando o pickup da função de sobre-corrente residual de tempo inverso do Enrolamento 1 é atingido.	51N1TC	
	51P1T	Trip por sobre-corrente de fase de tempo inverso no Enrolamento 1.	51P1P, 51P1TC, 51P1TD, 51P1C, 51P1RS	Trip
	51Q1T	Trip por sobre-corrente de seqüência negativa de tempo inverso no Enrolamento 1.	51Q1P, 51Q1TC, 51Q1TD, 51Q1C, 51Q1RS	
	51N1T	Trip por sobre-corrente residual de tempo inverso no Enrolamento 1.	51N1P, 51N1TC, 51N1TD, 51N1C, 51N1RS	
	*	(Reservado para uma aplicação futura)	-	
	RB1	Bit de Acesso Remoto RB1	-	Critério do Usuário



2	50P1P	Ativo quando o pickup da função de sobre-corrente de tempo definido de fase do Enrolamento 1 é atingido.	50P1TC	Gerar Eventos, Testes
	50Q1P	Ativo quando o pickup da função de sobre-corrente de tempo definido de seqüência negativa do Enrolamento 1 é atingido.	50Q1TC	
	50N1P	Ativo quando o pickup da função de sobre-corrente de tempo definido residual do Enrolamento 1 é atingido.	50N1TC	
	50P1T	Trip por sobre-corrente de fase de tempo definido no Enrolamento 1.	50P1P, 50P1D, 50P1TC	Trip
	50Q1T	Trip por sobre-corrente de seqüência negativa de tempo definido no Enrolamento 1.	50Q1P, 50Q1D, 50Q1TC	
	50N1T	Trip por sobre-corrente residual de tempo definido no Enrolamento 1.	50N1P, 50N1D, 50N1TC	
	50P1H	Trip por sobre-corrente instantânea de fase no Enrolamento 1.	50P1H, 50P1HC	
	50N1H	Trip por sobre-corrente instantânea residual no Enrolamento 1.	50N1H, 50N1HC	
3	51P2P	Ativo quando o pickup da função de sobre-corrente de fase de tempo inverso do Enrolamento 2 é atingido.	51P2TC	Gerar Eventos, Testes
	51Q2P	Ativo quando o pickup da função de sobre-corrente de seqüência negativa de tempo inverso do Enrolamento 2 é atingido.	51Q2TC	



	51N2P	Ativo quando o pickup da função de sobre-corrente residual de tempo inverso do Enrolamento 2 é atingido.	51N2TC	
	51P2T	Trip por sobre-corrente de fase de tempo inverso no Enrolamento 2.	51P2P, 51P2TC, 51P2TD, 51P2C, 51P2RS	Trip
	51Q2T	Trip por sobre-corrente de seqüência negativa de tempo inverso no Enrolamento 2.	51Q2P, 51Q2TC, 51Q2TD, 51Q2C, 51Q2RS	
	51N2T	Trip por sobre-corrente residual de tempo inverso no Enrolamento 2.	51N2P, 51N2TC, 51N2TD, 51N2C, 51N2RS	
	*	(Reservado para uma aplicação futura)	-	
	RB2	Bit de Acesso Remoto RB2	-	Critério do Usuário
4	50P2P	Ativo quando o pickup da função de sobre-corrente de tempo definido de fase do Enrolamento 2 é atingido.	50P2TC	Gerar Eventos, Testes
	50Q2P	Ativo quando o pickup da função de sobre-corrente de tempo definido de seqüência negativa do Enrolamento 2 é atingido.	50Q2TC	
	50N2P	Ativo quando o pickup da função de sobre-corrente de tempo definido residual do Enrolamento 2 é atingido.	50N2TC	
	50P2T	Trip por sobre-corrente de fase de tempo definido no Enrolamento 2.	50P2P, 50P2D, 50P2TC	Trip



	50Q2T	Trip por sobre-corrente de seqüência negativa de tempo definido no Enrolamento 2.	50Q2P, 50Q2D, 50Q2TC	
	50N2T	Trip por sobre-corrente residual de tempo definido no Enrolamento 2.	50N2P, 50N2D, 50N2TC	
	50P2H	Trip por sobre-corrente instantânea de fase no Enrolamento 2.	50P2H, 50P2HC	
	50N2H	Trip por sobre-corrente instantânea residual no Enrolamento 2.	50N2H, 50N2HC	
5	87U1	Elemento 1 Diferencial de fase sem restrição (Compensado)	U87P	Testes, Indicações
	87U2	Elemento 2 Diferencial de fase sem restrição (Compensado)	U87P	
	87U3	Elemento 3 Diferencial de fase sem restrição (Compensado)	U87P	
	87U	87U1 + 87U2 + 87U3	-	Trip
	87R1	Elemento 1 Diferencial de fase com restrição (Compensado)	O87P, PCT2, PCT4, PCT5, SLP1, SLP2, IRS1	Testes, Indicações
	87R2	Elemento 2 Diferencial de fase com restrição (Compensado)	O87P, PCT2, PCT4, PCT5, SLP1, SLP2, IRS1	
	87R3	Elemento 3 Diferencial de fase com restrição (Compensado)	O87P, PCT2, PCT4, PCT5, SLP1, SLP2, IRS1	
	87R	87R1 + 87R2 + 87R3	-	Trip



6	2HB1	Bloqueio por 2° Harmônico do Elemento Diferencial 1 para o SEL-587-0 e Bloqueio por 2° e/ou 4° Harmônico para o SEL-587-1.	PCT2 (PCT4)	Testes, Indicações
	2HB2	Bloqueio por 2° Harmônico do Elemento Diferencial 2 para o SEL-587-0 e Bloqueio por 2° e/ou 4° Harmônico para o SEL-587-1.	PCT2 (PCT4)	
	2HB3	Bloqueio por 2° Harmônico do Elemento Diferencial 3 para o SEL-587-0 e Bloqueio por 2° e/ou 4° Harmônico para o SEL-587-1.	PCT2 (PCT4)	
	5HB1	Bloqueio por 5° Harmônico do Elemento Diferencial 1.	PCT5	
	5HB2	Bloqueio por 5° Harmônico do Elemento Diferencial 2.	PCT5	
	5HB3	Bloqueio por 5° Harmônico do Elemento Diferencial 3.	PCT5	
	87BL	2HB1+5HB1+2HB2+5HB2+2HB3+5HB3	-	
	RB3	Bit de Acesso Remoto RB3	-	Critério do Usuário
7	TH5P	Pickup do Alarme de 5° Harmônico.	TH5	Gerar Eventos, Testes
	TH5T	Ativo quando o pickup do alarme de 5° harmônico permanece acima do pickup por um tempo "TH5D".	TH5, TH5D	Trip, Indicações
	PDEM	Ativo quando o limete da Demanda de Fase é excedido.	PDEM	Indicação
	NDEM	Ativo quando o limete da Demanda Residual é excedido.	NDEM	
	QDEM	Ativo quando o limete da Demanda de Seqüência Negativa é excedido.	QDEM	



	TRP1	Variável Digital de Saída da Equação Lógica "MTU1" do SELogic.	MTU1	Contato de Trip
	TRP2	Variável Digital de Saída da Equação Lógica "MTU2" do SELogic.	MTU2	
	TRP3	Variável Digital de Saída da Equação Lógica "MTU3" do SELogic.	MTU3	
8	OC1	Comando de Abertura do Disjuntor 1 (pode ser usado apenas nos campos "MTUn" do SELogic).	-	Trip
	OC2	Comando de Abertura do Disjuntor 2 (pode ser usado apenas nos campos "MTUn" do SELogic).	-	
	CC1	Comando de Fechamento do Disjuntor 1	-	Fechamento
	CC2	Comando de Fechamento do Disjuntor 2	-	
	IN1	Indica o estado da Entrada Digital "IN1".	IN1	Testes, Indicações
	IN2	Indica o estado da Entrada Digital "IN1".	IN2	
	52A1	Indica o nível lógico do contato auxiliar do Disjuntor 1	-	
52A2	Indica o nível lógico do contato auxiliar do Disjuntor 2	-		
9	MTU3	Estado Digital da Equação Lógica "MTU3" do SELogic (Não pode ser usada em nenhuma das MTU's).	MTU3	
	MTU2	Estado Digital da Equação Lógica "MTU2" do SELogic (Não pode ser usada em nenhuma das MTU's).	MTU2	Início do Trip TRP2



	MTU1	Estado Digital da Equação Lógica "MTU1" do SELogic (Não pode ser usada em nenhuma das MTU's).	MTU1	Início do Trip TRP1
	MER	Equação Lógica do SELogic para captura de Eventos.	MER	Gerar Eventos, Testes
	YT	Saída Temporizada da Equação Lógica "Y" do SELogic.	Y,TYPU, TYDO	Critério do Usuário
	Y	Indica o Nível Lógico da Equação Lógica "Y" do SELogic.	Y	
	XT	Saída Temporizada da Equação Lógica "X" do SELogic.	X, TXPU, TXDO	
	X	Indica o Nível Lógico da Equação Lógica "X" do SELogic.	X	
10	51P1R	Bit que indica que o tempo do Elemento de Sobre-Corrente de Tempo Inverso de Fase "51P1T" foi resetado.	51P1RS	Testes, Indicações
	51Q1R	Bit que indica que o tempo do Elemento de Sobre-Corrente de Tempo Inverso de Seqüência Negativa "51Q1T" foi resetado.	51Q1RS	
	51N1R	Bit que indica que o tempo do Elemento de Sobre-Corrente Residual de Tempo Inverso "51N1T" foi resetado.	51N1RS	
	51P2R	Bit que indica que o tempo do Elemento de Sobre-Corrente de Tempo Inverso de Fase "51P2T" foi resetado.	51P2RS	



	51Q2R	Bit que indica que o tempo do Elemento de Sobre-Corrente de Tempo Inverso de Seqüência Negativa "51Q2T" foi resetado.	51Q2RS		
	51N2R	Bit que indica que o tempo do Elemento de Sobre-Corrente Residual de Tempo Inverso "51N2T" foi resetado.	51N2RS		
	*	(Reservado para uma aplicação futura)	-		-
	RB4	Bit de Acesso Remoto RB4	-		Critério do Usuário
11	*	(Reservado para uma aplicação futura)	-		
	*	(Reservado para uma aplicação futura)	-		-
	*	(Reservado para uma aplicação futura)	-		-
	ALARM	Estado Digital do Contato de Saída ALARM	-	Testes, Indicações	
	OUT1	Estado Digital do Contato de Saída OUT1	OUT1		
	OUT2	Estado Digital do Contato de Saída OUT2	OUT2		
	OUT3	Estado Digital do Contato de Saída OUT3	OUT3		
OUT4	Estado Digital do Contato de Saída OUT4	OUT4			
12	*	(Reservado para uma aplicação futura)	-		
	*	(Reservado para uma aplicação futura)	-		
	*	(Reservado para uma aplicação futura)	-		
	*	(Reservado para uma aplicação futura)	-		
	*	(Reservado para uma aplicação futura)	-		
	*	(Reservado para uma aplicação futura)	-		
	*	(Reservado para uma aplicação futura)	-		
	*	(Reservado para uma aplicação futura)	-		